**第2章 参考答案**

1、答：微处理器内核、嵌套向量中断控制器（NVIC）、存储器保护单元、总线接口单元和跟踪调试单元等。

2、答：Cortex-M3处理器是基于3级流水线的哈佛架构。

3、答：以基于Cortex-M3核的STM32处理器为例。（1）STM32具有五个时钟源，分别是HSI、HSE、LSI、LSE和PLL；（2）可被用来驱动系统时钟（SYSCLK）的时钟源有三种，分别是HSI 振荡器时钟、HSE 振荡器时钟和PLL 时钟。

4、答：（1）STM32系统架构：由内核驱动单元和外设被动单元组成。（2）内核驱动单元由Icode总线、DCode总线、System总线以及通用DMA总线组成。（3）外设被动单元由AHB/APB桥连接的所有APB设备、内部闪存FlASH、内部SRAM以及FSMC组成。

5、答：STM32F103xxyy系列：

第一个x代表引脚数：T-36pin，C-48pin，R-64pin，V-100pin，Z-144pin；

第二个x代表Flash容量：6-32K，8-64K，B-128K，C-256K，D-384K，E-512K；

第一个y代表封装：H-BGA封装，T-LQFP封装，U-QFN封装；

第二个y代表工作稳定范围：6代表-40到85摄氏度，7代表-40到105摄氏度。